

Willkommen bei VE-VIDES

2021/03/16

In dem Forschungsprojekt „Designmethoden und HW/SW-Co-Verifikation für die eindeutige Identifizierbarkeit von Elektronikkomponenten“ – kurz VE-VIDES - erkunden Experten aus Forschungseinrichtungen und Industrie neue Entwicklungsverfahren für vertrauenswürdige Intellectual Property (IP) und deren Integration entlang der globalen Wertschöpfungsketten. Zwölf Partner aus Forschung und Wissenschaft sowie aus Elektronik- und Anwender-industrie arbeiten dabei unter Koordination von Infineon zusammen, um ein ganzheitliches Sicherheitskonzept zu entwickeln.

VE-VIDES hat sich zum Ziel gesetzt, Hardware von einer Achillesferse zu einem Fundament der Vertrauenswürdigkeit zu machen und sich dabei der Unveränderbarkeit von Hardware nach der Produktion ähnlich eines Fingerabdrucks zu bedienen. Dazu wird ein ganzheitliches Sicherheitskonzept entwickelt, das einzelne IP-Komponenten und deren Integration in ein Gesamtsystem durch innovative Methoden gegen Sicherheitsrisiken, Angriffe und Manipulation von Dritten absichert. Basis hierfür ist ein neuartiger IP-Design- und -Verifikations-Flow, der die Vertrauenswürdigkeit insbesondere in sicherheitskritischen Elektroniksystemen gewährleisten wird.

Vertrauenswürdige Elektronik braucht innovative Entwurfsmethoden

2021/06/18

Press Releases

Untertitel:

Zwölf Partner aus Forschung und Industrie starten das gemeinsame Forschungsprojekt VE-VIDES zur vertrauenswürdigen Elektronik

Bilder

Teaser Image:



Quelle

Publishing Date:

Do., 2021/08/19

Herunterladen:

 [Pressemitteilung als PDF](#)

Das Projekt VE-VIDES wird unter dem Förderkennzeichen 16ME0243K - 16ME0254 im Förderprogramm IKT 2020 durch das Bundesministerium für Bildung und Forschung (BMBF) gefördert.

Quell-URL: <https://www.edacentrum.de/vevides/node>