

## 6 Mitglieder

### Nachrichten von Mitgliedern des edacentrum

[www.edacentrum.de/portrait/mitglieder](http://www.edacentrum.de/portrait/mitglieder)

## cādence™

Cadence Design Systems GmbH

### Cadence baut Low-Power-Vorherrschaft mit früher dynamischer Power-Analyse und Pre-RTL-Untersuchung aus

Cadence hat sein Low-Power-Angebot mit Technologien für die Leistungsanalyse und Untersuchung auf Systemebene ausgeweitet. Nachdem Cadence® Low-Power-Lösung als eine führende Lösung für Entwurf, Implementierung und Verifikationssysteme für fortschrittliche Low-Power-Chips eingeführt wurde, adressiert Cadence jetzt die nächsten kritischen Anforderungen: eine schnellere Untersuchung und Einschätzung des Leistungsverbrauchs früher im Entwurfszyklus durchführen zu können.

Mit der Incisive® Palladium® Dynamic Power Analyse wird SoC-Designern, Architekten und Validierungsingenieuren eine schnelle Abschätzung des Leistungsverbrauchs des Systems während der Entwurfsphase ermöglicht. Sie verhilft Effekte bei der Simulation realer Software-Stacks und andere realistische Stimuli zu analysieren. Die neuen Angebote beinhalten auch den Cadence InCyte-Chip-Estimator, der jetzt 'what-if' Leistungsanalysen durch Untersuchungen von verschiedenen Low-Power-Techniken zur Verfügung stellt. Der InCyte-Chip-Estimator erzeugt auch automatisch das Si2-Common Power Format (CPF), welches die Übergabe von Power-Spezifikationen- und Vorgaben auf der Architekturebene in die Implementierung und Verifikation unterstützt.

Die Palladium Dynamic Power Analysis präsentiert einen Methodikwechsel bei der Planung des Power-Budgets von elektronischen Geräten mit Implikationen auf Systemebene. Mit einem Fokus auf Produktivitätsverbesserung, hilft diese schnell, den durchschnittlichen und den Spitzenverbrauch von SoCs bei laufender realer Software in den verschiedenen Betriebsszenarien, zu identifizieren. Mit Palladium III built-in Memory und der RTL Compiler Estimation-Engine liefert Cadence die erste leistungsstarke, Zyklus-genaue integrierte Lösung an, die eine Full-System Power-Analyse von Designs, inklusive Hard- und Software, durchführen kann.



Computer Simulation Technology GmbH

### CST hat die CST STUDIO SUITE™ Version 2009 eingeführt

Die Computer Simulation Technology AG (CST) hat die nächste Generation elektromagnetischer Simulationssoftware herausgebracht, die CST STUDIO SUITE™ 2009. Diese beinhaltet u. a. das weitverbreitete CST MICROWAVE STUDIO® (CST MWS).

Designingenieure nutzen die CST STUDIO SUITE™ um elektromagnetische Feldprobleme zu lösen, z. B. zur Verbesserung der Signalintegrität oder der EMV für Leiterplatten. Dabei können sie auf neueste Lösertechnologie, ausgefeilte Importfilter sowie automatisierte Optimierung und Parameterstudien zurückgreifen.



**Newsletter edacentrum Probeauszug**  
Bestellen Sie sich den kompletten Artikel  
über [newsletter@edacentrum.de](mailto:newsletter@edacentrum.de)

edacentrum, Hannover, Dezember 2008