

Nachrichten von Mitgliedern des edacentrum

www.edacentrum.de/portrait/mitglieder

cadence™

Cadence Design Systems GmbH

Cadence Virtuoso Custom Design-Plattform steigert Leistungsfähigkeit und stellt neue Lösungen für die Fertigung zur Verfügung

Mit einer umfassenden Anzahl neuer Funktionen für den Full-Custom-Schaltungsentwurf wird den Chipherstellern eine Beschleunigung der Massenproduktion von großen komplexen Designs bei Prozessgeometrien von 65 nm und darunter ermöglicht. Mit diesen Erweiterungen verstärkt Cadence seinen holistischen Ansatz, Risiko zu reduzieren und Produktivität zu steigern, während gleichzeitig die Skalierbarkeit und die Beherrschbarkeit der Komplexität erhalten bleibt.

Diese Upgrades der Custom Design-Plattform werden mit den Versionen IC 6.1.3 und MMSIM 7.0 verfügbar sein. Sie umfassen eine engere Integration für die Herstellbarkeit, verbesserte Ausbeute und eine detaillierte Analyse parasitärer Effekte sowie schnellere Simulationswerkzeuge für eine genaue und effiziente Verifikation komplexer Designs. Diese Funktionen adressieren die derzeitigen und künftigen Herausforderungen, denen Halbleiterfirmen bei Entwicklung, physikalischer Implementierung, Verifikation und Fertigung von komplexen Chips in fortschrittlichen Prozessgeometrien gegenüberstehen.

Prozessschwankungen und parasitäre Effekte kommen besonders bei kleinen Prozessgeometrien stärker zum Tragen und zwingen die Entwickler dazu, mehrtägige Simulationen durchzuführen, um ihre Designs für die Produktion zu verifizieren. Der

ronment GXL können parasitäre Probleme frühzeitig im Design-Flow entdeckt und beseitigt werden. Dies ist ein entscheidender Vorteil, denn spätere Korrekturen verursachen sehr hohe Kosten und verzögern die Time-to-Market.



Concept Engineering GmbH

Pro Design Electronic Signs Worldwide OEM License for Concept Engineering's Nlview™ Visualization Engine

Concept Engineering announced that Pro Design Electronic GmbH has signed a worldwide OEM license for Concept Engineering's Nlview™ visualization engine. Integrated into the Pro Design CHIPit Software Environment, the Nlview engine will provide an easy-to-use, high performance debugging cockpit for Pro Design's end users and faster time to market for the new Pro Design CHIPit product family.

Nlview will be bundled and fully embedded into the CHIPit Software Environment to provide advanced debugging features such as visualization of critical paths and critical circuit fragments as well as easy navigation through the design hierarchy.

HeedSoft S.A.R.L. Signs Worldwide OEM License for Concept Engineering

Concept Engineering announced that HeedSoft S.A.R.L., developer of the TLL™ advanced transistor

Kont@kt

Andrea Huse
fon: (0 89) 45 63 – 17 26
a.huse@cadence.com



Pro Design has more than 26 years of experience as a service provider and manufacturer in the electronics industry. The company's CHIPit family of high-speed ASIC Prototyping Systems is used for the verification and co-development of application-specific integrated circuits (ASICs) and systems-on-chip (SoCs).

Newsletter edacentrum Probeauszug

Bestellen Sie sich den kompletten Artikel über newsletter@edacentrum.de

edacentrum, Hannover, Juli 2008