

Kooperationsmarkt

www.edacentrum.de/kooperationsworkshop

Keinem Besucher der Posterausstellung auf dem edaWorkshop wird entgangen sein, dass sechs Forschungseinrichtungen die Gelegenheit nutzen, ihre Ideen auf dem Kooperationsmarkt unter dem Motto „Markt sucht Innovationen – Ideen suchen Anwender“ vorzustellen. Wie in jedem Jahr ergab sich ein reger fachlicher Austausch der sicher auch zukunftsweisende Kontakte erbrachte. Auf der folgenden Seite finden Sie die Teilnehmer mit ihren Kontaktdaten und wissenschaftlichen Arbeiten im Überblick aufgelistet. (ch)

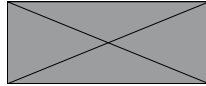


Abbildung 3.07: Fachlicher Austausch beim Kooperationsmarkt

	System Level	Architecture Level	Dataflow Level	Electrical Level	Device and Technology Level
Specification	█	█			
Implementation	█	█	█	█	█
Verification					
Manufacturing and Test					

PARO
Reconfigurable Systems
SystemCoDesigner

OFFIS – Institut für Informatik



Ansprechpartner:
 Dr. Frank Oppenheimer
 Tel.: 0441 9722-285, Fax: -282
 frank.oppenheimer@offis.de

Anschrift:
 Escherweg 2
 26121 Oldenburg
 http://www.offis.de/hs

Vorstand:
 Prof. Dr.-Ing. Wolfgang Nebel,
 Prof. Dr. Hans-Jürgen Appelrath,
 Prof. Dr. Werner Damm

design **Universität Erlangen-Nürnberg**
 LS für Hardware-Software-Co-Design

Anschrift:
 Am Weichselgarten 3
 91058 Erlangen
 http://www12.cs.fau.de

Ansprechpartner:
 Dr.-Ing. Christian Haubelt
 Tel.: 09131 85-25154, Fax: 85-25149
 haubelt@cs.fau.de

Institutsleiter:
 Prof. Dr.-Ing. Jürgen Teich
 Tel.: 09131 85-25150, Fax: 85-25149
 teich@cs.fau.de

	System Level	Architecture Level	Dataflow Level	Electrical Level	Device and Technology Level
Specification	█	█			
Implementation	█	█	█	█	█
Verification					
Manufacturing and Test					

OFFIS
Low power optimization
SystemC modelling and synthesis

	System Level	Architecture Level	Dataflow Level	Electrical Level	Device and Technology Level
Specification	█	█			
Implementation	█	█	█	█	█
Verification					
Manufacturing and Test					

Process Management
Constraint Management
Economic Design Processes

UNIVERSITÄT SIEGEN

Universität Siegen
 Institut für Mikrosystemtechnik

Anschrift:
 Hölderlinstraße 3
 57076 Siegen
 http://www.rs.uni-siegen.de

Ansprechpartner:
 Dr. Michael Wahl
 Tel.: 0271 740 2474, Fax: 740 2473
 michael.wahl@uni-siegen.de

Institutsleiter:
 Prof. Dr. Rainer Brück
 Tel.: 0271 740 2375, Fax: 740 2473
 rainer.brueck@uni-siegen.de

	System Level	Architecture Level	Dataflow Level	Electrical Level	Device and Technology Level
Specification	█	█			
Implementation	█	█	█	█	█
Verification					
Manufacturing and Test					

Entwurf mit SystemC
Formale Verifikation
Automatische Testmuster-generierung

Universität Bremen
 Arbeitsgruppe
 Rechnerarchitektur (AGRA)



Ansprechpartner:
 Christian Genz
 Tel.: 0421 281-63942, Fax: -7385
 genz@informatik.uni-bremen.de

Anschrift:
 Bibliothekstr. 1
 28359 Bremen
 www.informatik.uni-bremen.de/agra

Institutsleiter:
 Prof. Dr. Rolf Drechsler
 Tel.: 0421 218-63932, Fax: -7385
 drechsle@informatik.uni-bremen.de

Newsletter edacentrum Probeauszug

Bestellen Sie sich den kompletten Artikel über newsletter@edacentrum.de

edacentrum, Hannover, Juli 2008