

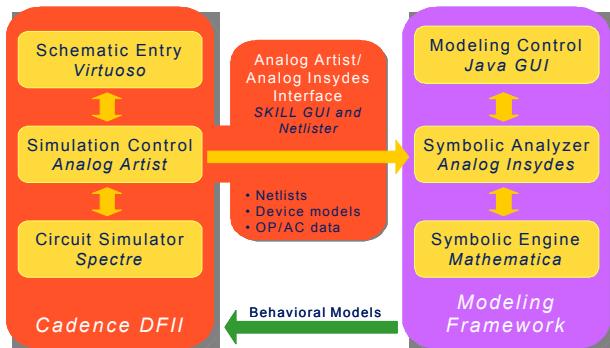
# Eine integrierte Umgebung zur symbolischen Schaltungsmodellierung

## 1. Cadence ADE/Analog Insydes-Kopplung

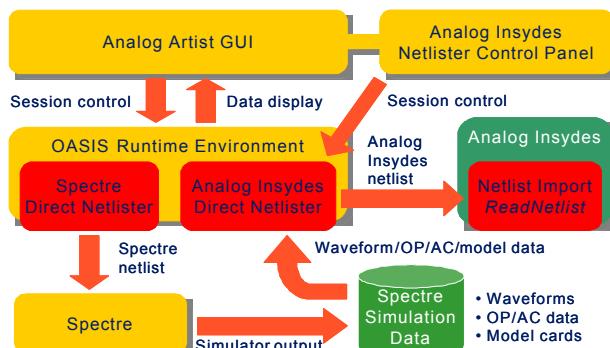
### Ziele

- Sicherstellung der Datenkonsistenz und vereinfachte Benutzerführung beim Transfer von Schaltungs- und Simulationsdaten zwischen Cadence ADE (Analog Artist) und Analog Insydes
- Erzeugung weitgehend simulatorunabhängiger Eingangsdaten für Analog Insydes

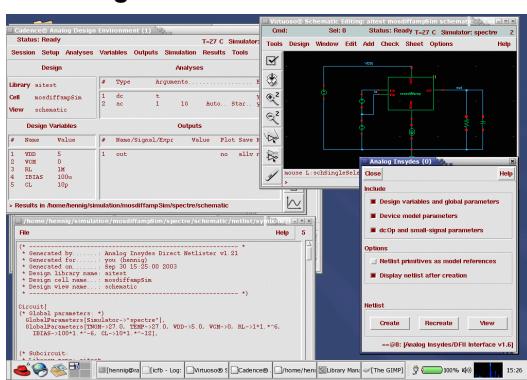
### Systemarchitektur



### Struktur der ADE/Analog Insydes-Schnittstelle



### Implementierung



Eckhard Hennig (Eckhard.Hennig@infineon.com)  
Jochen Hoffmann (jhoffman@itwm.fhg.de)  
Tim Wichmann (wichmann@itwm.fhg.de)

Infineon Technologies AG  
Fraunhofer-Institut für Techno- und Wirtschaftsmathematik

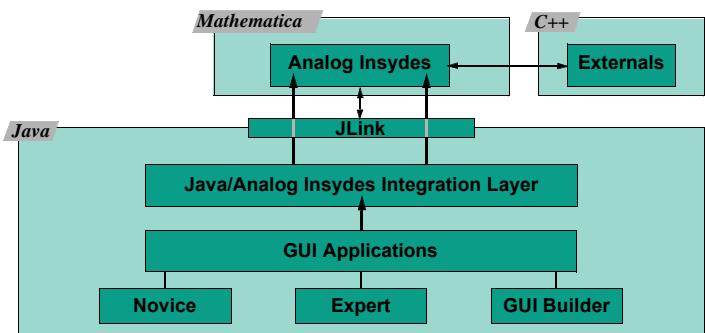
Fraunhofer  
Institut  
Techno- und  
Wirtschaftsmathematik

## 2. Analog Insydes Frontend

### Ziele

- Vereinfachte Benutzung von Analog Insydes
- Anwendbarkeit von Analog Insydes auch ohne *Mathematica*-Kenntnisse
- Keine Einschränkung der Tool-Flexibilität für Experten

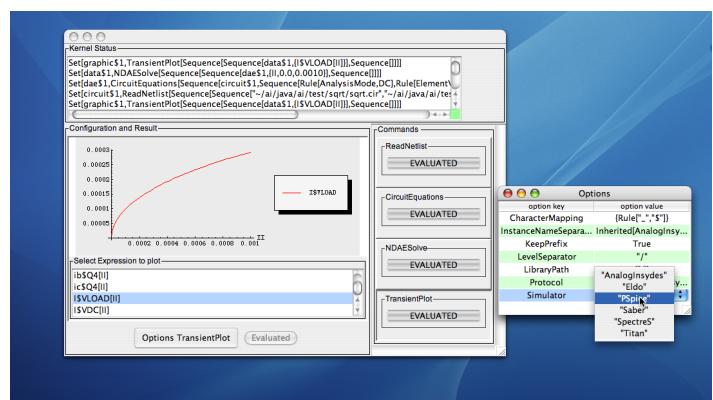
### Software-Architektur



### Implementierung

- Implementierungssprache: Java (unter Verwendung der *Mathematica*/JLink-Bibliothek von Wolfram Research)
- Java/Analog Insydes Integration Layer* implementiert in Java/JLink
- Java GUI-Applikationen basieren auf dem *Analog Insydes Integration Layer*
- Java/Analog Insydes Integration Layer* als Basis für Client/Server-Applikationen mit Analog Insydes-Kern
- GUI Builder: Möglichkeit der Anpassung der grafischen Oberfläche an spezifische Design-Aufgaben

### Prototyp



Fraunhofer  
Institut  
Techno- und  
Wirtschaftsmathematik

**Infineon**  
technologies