



Veröffentlicht auf *edacentrum* (<https://www.edacentrum.de>)

[Startseite](#) > [Veranstaltungen](#) > [ADTC and edaWorkshop19](#) > Druckeroptimiertes PDF

ADTC and edaWorkshop19 - Programm

Auf dieser Webseite finden Sie das Programm des ADTC and edaWorkshop19, welches Sie für jede Session einzeln ausklappen können. Dort finden Sie den Zeitplan, die Vortragstitel sowie die Vortragenden. Wenn darüber hinaus noch Informationen wie eine Kurzfassung, ein Lebenslauf oder (für alle Teilnehmer) die Folien verfügbar sind, wird ein entsprechender Link unter dem Vortragstitel angezeigt.

Sie können das Programm auch als PDF-Datei [herunterladen](#) (1.57 MB).

Sie können alle Präsentationen in einem einzigen ZIP-Archiv [herunterladen](#) (~320 MB). (Nur für [angemeldete](#) Veranstaltungsteilnehmer verfügbar!)

Dienstag, 14. Mai 2019

10:30 - 11:15

Welcome / Opening Keynote

Moderator: Wolfgang Rosenstiel (edacentrum, D)

10:30 **Welcome**

Cyber Physical Systems, a Chance for European Future

10:45 Fabien Clermidy (CEA Tech, F)

[Kurzfassung und Curriculum Vitae](#)

[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

11:15 - 12:15

Technical Session 1: "Sensing for Cyber Physical Systems"

Moderator: Gilles Sicard (CEA-LETI, F)

Sensor Fusion for Environment Perception Applied to CPS

11:15 Aurélien Fresneau (CEA-LETI, F)

Suzanne Lesecq (CEA-LETI, F)

Diego Puschini (CEA-LETI, F)

Tiana Rakotovao (CEA-LETI, F)

[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

A 3D Stacked Smart Vision Chip for Low Latency Image Processing

11:40 Stéphane Chevobbe (CEA-LIST, F)

[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

12:05 **Q&A**

12:15 - 13:30

Lunch

13:30 - 15:00

Technical Session 2: "The Internet of Secure Things: How to Address Security in IOT"

Moderator: Marcello Coppola (STMicroelectronics, F)

13:30 **A Methodology of Designing Safety-Compliant Secure Communication for Autonomous Vehicles**
Daniela Cancila (CEA-LIST, F)

Safe and Secure Modular Updates for Industry 4.0

13:50 Thomas Strathmann (OFFIS, D)
Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

Secure Test Architectures in IoT

14:10 Paolo Maistri (U Grenoble Alpes, F)
Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

Cyber Security Modeling as a Major Step into Secure IoT

14:30 Peter Lieber (Sparx Services, A)
Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

14:50 **Q&A**

15:00 - 15:30
Coffee Break

15:30 - 17:00

Technical Session 3: "Medical Devices"

Moderator: Armand Castillejo (STMicroelectronics, F)

Medical Devices Cybersecurity: Integrity Control by Design

Mohammed Ait-Bendaoud (CEA-LETI, F)
15:30 Florian Pebay-Peyroula (CEA-LETI, F)
Claire Rhue (CEA-LETI, F)
Christophe Villemazet (CEA-LETI, F)
Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

Digitization for Healthcare: a Hardware Perspective

15:55 Sotir Ouzounov (Philips Research, NL)
Phil van Liere (Philips Healthcare, NL)
Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

A Tele-Visit System for ACTIVAGE Project

16:20 Andrea Carboni (ISTI-CNR, IT)
Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

16:45 **Q&A**

17:00 - 17:30
Break

17:30 - 19:00

Special Session: "ECS in Europe: Strategic Research Agenda and the European Funding Landscape"

Moderator: Ahmed Jerraya (CEATech)

"ECS in Europe: Strategic Research Agenda and the European Funding Landscape"

17:30 Patrick Cogeze (AENEAS, F)
Yves Gigase (ECSEL, BE)
Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

19:00 - 19:30
Break

19:30 - 22:00

Conference Dinner

19:30 **Come Together at Dorint Hotel (Gallery)**

20:00 **Dinner**

Mittwoch, 15. Mai 2019

08:40 - 09:15

Keynote-Session

Moderator: Wolfgang Rosenstiel (edacentrum, D)

08:40 **Welcome**

Connected Smart Sensor Systems – Enabling Technology for the IoT

08:45 Markus Sonnemann (Bosch, D)

[Kurzfassung und Curriculum Vitae](#)

[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

09:15 - 10:15

Technical Session 4: "System Integration and Packaging - Solutions for the Challenges of Miniaturization"

Moderator: Manfred Dietrich (TU Dresden, D)

Optimize Product Cost and Performance with System-Level Co-Design

09:15 Iyad Rayane (Zuken, F)

[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

MICROPRINCE – Open-Access Pilot Line for Micro-Transfer-Printing of functional components on Wafer Level

09:40 Sebastian Wicht (X-FAB, D)

[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

10:05 **Q&A**

10:10 **Introduction Poster Session**

Ralf Popp (edacentrum, D)

10:15 - 10:45

Coffee Break & Poster Exhibition

10:45 - 12:45

Technical Session 5: : "Virtual Platforms in Automotive"

Moderator: Christoph Heer (Intel, D)

Shifting Left Together - Virtual Platforms for Automotive

10:45 Jakob Engblom (Intel, SE)

[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

Virtual Development in Automotive – Concepts and Visions of the EDA Industry

Tim Kogel (Synopsys, D)

Andreas Hoffmann (Synopsys, D)

Gabriele Pulini (Mentor, F)

11:15 Shaun Bridges (Mentor, UK)

Robert Schweiger (Cadence, D)

[Weitere Informationen](#)

[Veröffentlichung Cadence \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

[Veröffentlichung Mentor \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

[Veröffentlichung Synopsys \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

Virtual ECUs for Embedded Software Development - A Survey of Automotive Applications

12:25 Jakob Mauss (QTronic, D)

[Veröffentlichung \(Zugriff nur für Veranstaltungsteilnehmer\)](#)

12:45 - 14:45

Lunch & Poster Exhibition

14:45 - 16:30

Technical Session 6: "Consumer Electronics in Automotive"

Moderator: Andreas Krauss (Bosch, D)

TRACE - Technology Readiness Process for Consumer Electronics in Automotive and Industrial

14:45 Andreas Krauss (Bosch, D)

Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

The Technology Readiness Process – a Central Enabler to Handle Complex Electronic Designs in a New Eco System

15:00 Andreas Aal (Volkswagen, D)

Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

Embedded Bayesian Sensor Fusion: An Application in TRACE

15:25 Aurélien Fresneau (CEA-LETI, F)

Tiana Rakotovao (CEA-LETI, F)

Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

(CE-)Package Reliability Concerns and Improvements Derived in TRACE

Sven Rzepka (Fraunhofer ENAS, D)

Klas Brinkfeldt (RISE, SE)

15:50 Hosea Busse (GÖPEL, D)

Rainer Dudek (Fraunhofer ENAS, D)

Reinhold-Wilhelm Ortmann (Continental Automotive, F)

Kurzfassung und Curriculum Vitae

Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

16:15 **Q&A**

16:30 - 17:00

Coffee Break & Poster Exhibition

17:00 - 18:00

Panel Session

Moderator: Jochen Langheim (STMicroelectronics, F)

Panel "New Electronics Functions in Automotive – Reliability, Validation and Implementation of Common Standards – What's Next?"

Andreas Aal (Volkswagen, D)

17:00 Laith Altimime (SEMI, D)

Sanjay Huprikar (IPC)

Stephan Lehmann (NXP, D)

Markus Sonnemann (Bosch, D)

18:00 - 18:30

Break

18:30 - 23:30

Social Event

18:30 **Meeting Point at Hotel Reception and Departure Bus Shuttle (City Tour)**

20:00 **Welcome Reception at "Lingnerterrassen"**

20:15 **Dinner and Award of "EDA-Medal 2019"**

23:00 **Shuttle Back to the Dorint Hotel**

Donnerstag, 16. Mai 2019

09:00 - 10:20

Keynote-Session

Moderator: Ulf Schlichtmann (TU München, D)

09:00 **Welcome**

On the Road to Self-Driving IC Design Tools and Flows

09:10 Andrew B. Kahng (U California, San Diego, US)

Kurzfassung und Curriculum Vitae

Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

Tutorial: "How to build a roadmap"

09:40 Danilo Demarchi (Polito Torino, IT)

Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

10:10 **Q&A**

10:20 - 11:00

Coffee Break & Poster Exhibition

11:00 - 13:00

Technical Session 7: "Automated Firmware Design Demonstrated for RISC-based SoCs"

Moderator: Oliver Bringmann (U Tuebingen, D)

RISC-V based Multi-Core Virtual Prototype: An Extensible and Configurable Platform for Modeling and Verification

11:00 Vladimir Herdt (U Bremen, D)

Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

Optimization and Generation of the Hardware/Software Interface and Firmware Drivers

11:25 Rafael Stahl (TU Muenchen, D)

Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

A Formal Approach to verify Driver Optimizations

11:50 Michael Schwarz (TU Kaiserslautern, D)

Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

Flexible Power Optimization of Processor Cores – A RISC-V Case Study

12:15 Dustin Peterson (U Tuebingen, D)

Veröffentlichung (Zugriff nur für Veranstaltungsteilnehmer)

12:40 **Q&A**

Closing Remarks

12:55 Wolfgang Rosenstiel (edacentrum, D)

13:00 - 14:00

Lunch

edacentrum | Schneiderberg 32 | 30167 Hannover | fon: +49 511 762-19699 | fax:+49 511 762-19695 | email: info@edacentrum [dot] denach oben

Quelle-URL: <https://www.edacentrum.de/veranstaltungen/edaworkshop/2019/programm>