



Veröffentlicht auf *edacentrum* (<https://www.edacentrum.de>)

[Startseite](#) > [Veranstaltungen](#) > [edaWorkshop14](#) > Druckeroptimiertes PDF

edaWorkshop14 - Programm

Auf dieser Webseite finden Sie das Programm des edaWorkshop14, welches Sie für jede Session einzeln ausklappen können. Dort finden Sie den Zeitplan, die Vortragstitel sowie die Vortragenden. Wenn darüber hinaus noch Informationen wie eine Kurzfassung, ein Lebenslauf oder (für alle Teilnehmer) die Folien verfügbar sind, wird ein entsprechender Link unter dem Vortragstitel angezeigt.

Sie können das Programm auch als PDF-Datei [herunterladen](#) (1.55 MB).

Dienstag, 13. Mai 2014

09:00 - 10:15

Session 1

Moderator: Erich Barke (edacentrum)

09:00 **Begrüßung und Einleitung**
Erich Barke (edacentrum)

09:10 **Grußwort des BMBF**
Helmut Bossy (BMBF)

Eingeladener Vortrag:
Herausforderungen für einen Mittelständler im Bereich der Automotive Halbleiter
09:20 Dirk Behrens (Micronas)
[Kurzfassung und Curriculum Vitae](#)
[Download der Präsentation \(nur für Teilnehmer der Veranstaltung\)](#)

Ein universeller Ansatz zur Beschreibung von Prozessvariationen mit beliebig verteilten Modellparametern
09:50 André Lange (FhG IIS/EAS)
Joachim Haase (FhG IIS/EAS)
Manfred W. Dietrich (FhG IIS/EAS, D)
Sabine Kolodinski (GLOBALFOUNDRIES)

10:15 - 10:45
Kaffee- und Teepause

10:45 - 12:30

Session 2

Moderator: Wolfgang Rosenstiel (edacentrum, D)

Keynote:
EDA-Entwicklungspotential für MEMS-ASIC-Systeme aus Sicht eines Systemintegrators
10:45 Johannes Eisenmenger (ZEISS)
[Kurzfassung und Curriculum Vitae](#)
[Download der Präsentation \(nur für Teilnehmer der Veranstaltung\)](#)

11:30 **MEMS2015 - Neues zum Schaltplan-basierten MEMS-Entwurf**
Tobias Böser (Bosch, D)

Ansätze zur Entwicklung durchgängiger Entwurfsstrategien für MEMS

Jacek Dominik Nowak (TU Ilmenau)

- 11:40 Jenny Klaus (IMMS, D)
Dominik Karolewski (IMMS)
Ralf Sommer (IMMS, D)

Platzierung von Kapazitäts-Arrays: ein konstruktiver Ansatz

- 12:05 Pang-Yen Chou (TU München)
Helmut Gräß (TU München)

12:30 - 13:45

Mittagspause

13:45 - 16:05

Session 3

Moderator: Jürgen Haase (edacentrum, D)

Unterstützung zuverlässiger Task-Migration durch Protection Switching in Network-on-Chip in einem Open Source MPSoC

Stefan Wallentowitz (Technical University of Munich)

- 13:45 Michael Tempelmeier (TU München)
Andreas Oeldemann (TU München)
Philipp Wagner (TU München, D)
Thomas Wild (TU München, D)
Andreas Herkersdorf (TU München, D)

Ein Platzier- und Verdrahtungsalgorithmus für optische Networks-on-Chip

Anja von Beuning (TU München)

- 14:10 Luca Ramini (U Ferrara)
Davide Bertozzi (U Ferrara)
Ulf Schlichtmann (TU München, D)

Panel:

Was macht eigentlich die EDA-Industrie? EDA als Innovationsbeschleuniger, Moderator: Hendrik Mau (Globalfoundries)

Gerhard Angst (Concept)

Patrick Haspel (Cadence)

Ronald Niederhagen (Synopsys)

- 14:35 Martin Reuter (Mentor)
Frank Schenkel (MunEDA)

Kurzfassung

[Download F. Schenkel \(nur für Teilnehmer der Veranstaltung\)](#)

[Download G. Angst \(nur für Teilnehmer der Veranstaltung\)](#)

[Download M. Reuter \(nur für Teilnehmer der Veranstaltung\)](#)

[Download R. Niederhagen \(nur für Teilnehmer der Veranstaltung\)](#)

- 15:50 **Vorstellung der Posterausstellung**

Ralf Popp (edacentrum, D)

16:05 - 16:30

Kaffee- und Teepause

16:05 - 17:30

Posterausstellung

In der Posterausstellung haben Sie die Gelegenheit, sich die als Poster akzeptierten Beiträge erläutern zu lassen. Darüber hinaus können Sie sich ausgiebig über die technischen Entwicklungen aller aktuellen IKT 2020-Projekte die mit mehreren Posterbeiträgen über den Projektfortschritt und die erzielten Zwischenergebnisse informieren.

Überzeugen Sie sich in der Ausstellung von der Qualität der Arbeiten der verschiedenen Forschungsprojekte und Einrichtungen!

Beiträge die vom Programmkomitee als Poster akzeptiert wurden:

Poster:**Mission Profile gestützter Entwurf von Automobilelektronik**

()

- 16:05 Göran Jerke (Bosch, D)
Stefan Straube (FhG IZM)
Daniel Hahn (FhG IZM)
Ulrich Abelein (AUDI AG)
Oliver Bringmann (FZI)
Wolfgang Rosenstiel (U Tübingen)

Poster:**Practical Implementation of a Fault Injection Methodology Using a Simulation Based Approach in the Framework of ISO 26262**

- 16:05 Cristiano Novello (Infineon)
Garazi Uriagereka (Infineon)

Poster:**Entwurf cyber-physikalischer Systeme hoher Qualität und Sicherheit**

- 16:05 Mathias Soeken (DFKI)
Christoph Lüth (DFKI)
Rolf Drechsler (University of Bremen / DFKI, D)

Poster:**MiDes – Mikrosystemtechnik-Design-Flow für KMU**

- Irena Gradek (Uni Siegen)
Kai Hahn (U Siegen)
16:05 Helmut Kremer (micro-part)
Lars Hedrich (U Frankfurt, D)
W. Korb (arteos)
Friedemann Völklein (HS Rhein-Main)
Rainer Brück (U Siegen)

Poster:**Physical Design with a Critical Area Methodology**

- 16:05 Jean-Pierre Colomb (Oasic Design Automation)
Marjorie Gary (CEA-Leti)
Mathias Silvant (EdXact)

Demo:**Probabilistic Circuit Fault Emulation**

- 16:05 David May (TU München)
Walter Stechele (TU München)

17:30 - 23:30**Session 1**

Eingeladener Vortrag:**Robust Systems: From Clouds to Nanotubes**

- 17:30 Parallel zu den beiden Ausflügen (Rathausturm und HDI-Arena) bieten wir allen Teilnehmern an, sich einen 30-minütigen Vortrag von Prof. Subhasish Mitra von der Stanford University anzuhören.

[Kurzfassung und Curriculum Vitae](#)

Trips & Tours:

- 17:45 **Besichtigung HDI-Arena bzw. Rathausturm-Auffahrt**

Social Event:

- 19:30 **Empfang im Gartensaal Neues Rathaus**, Neues Rathaus (Gartensaal), Trammplatz 2, 30159 Hannover

Preisverleihung:

- 20:00 **Verleihung der EDA-Medaille 2014**

[Weitere Informationen](#)

- 20:15 **Abendessen**

Mittwoch, 14. Mai 2014**09:00 - 09:45****Session 4**

Moderator: Ralf Pferdmenes (Infineon, D)

Keynote:

Zukunftsperspektiven der Elektronik über CMOS hinaus

09:00 Gerhard Fettweis (TU Dresden)
[Kurzfassung und Curriculum Vitae](#)
[Download der Präsentation \(nur für Teilnehmer der Veranstaltung\)](#)

09:45 - 11:00

Session 5 - Patente

Moderator: Ralf Pferdmenes (Infineon, D)

Patentstrategien für den Mikroelektronikmarkt

09:45 Hans Joachim Gerstein (Gramm, Lins & Partner)
[Kurzfassung und Curriculum Vitae](#)
[Download der Präsentation \(nur für Teilnehmer der Veranstaltung\)](#)

Herausforderungen der Implementierung von Schutzrechtsstrategien an Hochschulen

10:00 Reingis Hauck (U Hannover)
[Kurzfassung und Curriculum Vitae](#)
[Download der Präsentation \(nur für Teilnehmer der Veranstaltung\)](#)

Patente aus Sicht der Industrie

10:15 Friedrich Albert Stritter (Infineon)
[Kurzfassung und Curriculum Vitae](#)
[Download der Präsentation \(nur für Teilnehmer der Veranstaltung\)](#)

10:30 **Diskussion**
Ralf Pferdmenes (Infineon, D)

11:00 - 11:30

Kaffee- und Teepause

11:00 - 12:00

Posterausstellung

In der Posterausstellung haben Sie die Gelegenheit, sich die als Poster akzeptierten Beiträge erläutern zu lassen. Darüber hinaus können Sie sich ausgiebig über die technischen Entwicklungen aller aktuellen IKT 2020-Projekte die mit mehreren Posterbeiträgen über den Projektfortschritt und die erzielten Zwischenergebnisse informieren.

Überzeugen Sie sich in der Ausstellung von der Qualität der Arbeiten der verschiedenen Forschungsprojekte und Einrichtungen!

Beiträge die vom Programmkomitee als Poster akzeptiert wurden:

Poster:

Mission Profile gestützter Entwurf von Automobilelektronik

()

Göran Jerke (Bosch, D)
11:00 Stefan Straube (FhG IZM)
Daniel Hahn (FhG IZM)
Ulrich Abelein (AUDI AG)
Oliver Bringmann (FZI)
Wolfgang Rosenstiel (U Tübingen)

Poster:

Practical Implementation of a Fault Injection Methodology Using a Simulation Based Approach in the Framework of ISO 26262

11:00 Cristiano Novello (Infineon)
Garazi Uriagereka (Infineon)

Poster:

Entwurf cyber-physikalischer Systeme hoher Qualität und Sicherheit

11:00 Mathias Soeken (DFKI)
Christoph Lüth (DFKI)
Rolf Drechsler (University of Bremen / DFKI, D)

Poster:

MiDes – Mikrosystemtechnik-Design-Flow für KMU

Irena Gradek (Uni Siegen)

Kai Hahn (U Siegen)

11:00 Helmut Kremer (micro-part)

Lars Hedrich (U Frankfurt, D)

W. Korb (arteos)

Friedemann Völklein (HS Rhein-Main)

Rainer Brück (U Siegen)

Poster:

Physical Design with a Critical Area Methodology

11:00 Jean-Pierre Colomb (Oasic Design Automation)

Marjorie Gary (CEA-Leti)

Mathias Silvant (EdXact)

Demo:

11:00 **Probabilistic Circuit Fault Emulation**

David May (TU München)

Walter Stechele (TU München)

12:00 - 13:15

Mittagessen

13:15 - 14:25

Session 6

Moderator: Erich Barke (edacentrum)

Preisverleihung:

13:15 **Verleihung des "EDA-Achievement Award 2014"**

[Weitere Informationen](#)

Robustheitsevaluierung sequentieller Schaltungen in frühen Designstadien

13:30 Veit Kleeberger (TU München)

Magdalena Dorfner (TU München)

Ulf Schlichtmann (TU München, D)

Analyse arbeitspunktabhängiger Degradierung bei MOS Transistoren durch NBTI und HCI

13:55 Nico Hellwege (U Bremen, D)

Nils Heidmann (U Bremen, D)

Dagmar Peters-Drolshagen (U Bremen, D)

Steffen Paul (U Bremen)

14:20 **Schlusswort**

Erich Barke (edacentrum)

14:25 - 15:00

"Farewell"-Kaffee

14:30 - 16:00

MiDES - Statusseminar (öffentlicher Teil)

[Weitere Infos](#)

edacentrum | Schneiderberg 32 | 30167 Hannover | fon: +49 511 762-19699 | fax: +49 511 762-19695 | emailinfo@edacentrum [dot] denach oben

Quelle-URL: <https://www.edacentrum.de/veranstaltungen/edaworkshop/2014/programm>