



Veröffentlicht auf *edacentrum* (<https://www.edacentrum.de>)

[Startseite](#) > [Veranstaltungen](#) > [edaWorkshop07](#) > Druckeroptimiertes PDF

edaWorkshop07 - Programm

Auf dieser Webseite finden Sie das Programm des edaWorkshop07, welches Sie für jede Session einzeln ausklappen können. Dort finden Sie den Zeitplan, die Vortragstitel sowie die Vortragenden. Wenn darüber hinaus noch Informationen wie eine Kurzfassung, ein Lebenslauf oder (für alle Teilnehmer) die Folien verfügbar sind, wird ein entsprechender Link unter dem Vortragstitel angezeigt.

Sie können das Programm auch als PDF-Datei [herunterladen](#) (1.89 MB).

Mittwoch, 17. Mai 2006

10:30 - 11:30

Kaffee- und Teepause

Dienstag, 19. Juni 2007

09:30 - 10:40

1. Sektion: Analog- und Mixed-Signal-Entwurf

Moderator: Erich Barke (edacentrum)

09:30 **Begrüßung & Einleitung "IKT 2020 - Forschung für Innovation"**
Ulrich Katenkamp (BMBF)

09:45 **Zukünftige HF-System-Entwurfstechnologien – DETAILS sind entscheidend!**
Reimund Wittmann (Nokia)

Struktursynthese von Analogen und Mixed-Signal-Schaltungen: Schwarze Magie?
Christoph Grimm (TU Wien)

10:15 Roland Jancke (Fraunhofer-IIS/EAS)
Lars Hedrich (U Frankfurt, D)
Sorin A. Huss (TU Darmstadt)
Helmut Gräß (TU München)

Exploiting the Bit-Level Correlation of DSP Signals for Low Power Coding Schemes Construction in Capacitively Coupled Buses

10:40 Tudor Alexandru Murgan (TU Darmstadt)
Petru Bacinschi (TU Darmstadt)
Manfred Glesner (TU Darmstadt)

11:05 - 11:45

Kaffee- und Teepause

11:45 - 12:40

2. Sektion: Herstellungsgerechter Entwurf und Zuverlässigkeit

Moderator: Peter van Staa (Robert Bosch GmbH)

LEONIDAS+ - Fortschritte beim leitbahnorientierten Entwurf

11:45 Markus Olbrich (U Hannover, D)

Applikationsspezifische Zuverlässigkeitsbewertung von MPSoCs

12:15 Björn Sander (FZI)
Oliver Bringmann (FZI)
Wolfgang Rosenstiel (U Tübingen)

A New Bounding Technique for Handling Arbitrary Correlations in Path Based Statistical STA

12:40 Walter Schneider (TU Muenchen)
Manuel Schmidt (TU Muenchen)
Ulf Schlichtmann (TU München, D)

13:05 - 14:05

Mittagspause

14:05 - 15:35

3. Sektion: Entwurfsproduktivität

Moderator: Jürgen Alt (Infineon)

Eingeladener Vortrag:

14:05 **EDA - driving productivity beyond semiconductors**

Gerd Teepe (GLOBALFOUNDRIES, D)

Modellierung von Komplexität und Qualität als Faktoren von Produktivität in Design-Flows für integrierte Schaltungen

Stefan Häusler (OFFIS)
Sonja Aust (OFFIS)
Kevin Hausmann (OFFIS)
14:50 Wolfgang Nebel (OFFIS)
Frank Poppen (OFFIS)
Axel Hahn (OFFIS)
Peter Leppelt (U Hannover)
Amir Hassine (U Hannover)
Erich Barke (U Hannover)

15:15 **Vorstellung Kooperationsmarkt und Posterausstellung**

Cordula Pröfrock (edacentrum)

15:35 - 16:00

Kaffee- und Teepause

15:35 - 17:30

Posterausstellung & Kooperationsmarkt

17:30 - 23:00

Abendveranstaltung

Moderator: Jürgen Alt (Infineon)

17:30 **Social Event:**
Rathausführung und Turmauffahrt, Neues Rathaus, Trammplatz 2, 30159 Hannover

19:00 **Social Event:**
Empfang im Gartensaal, Neues Rathaus (Gartensaal), Trammplatz 2, 30159 Hannover

19:30 **Social Event:**
Verleihung der "EDA-Medaille 2007"
Erich Barke (edacentrum)
[Weitere Informationen](#)

19:45 **Abendessen:**
Abendessen

23:00 **Ende erster Tag**

Mittwoch, 20. Juni 2007

09:00 - 10:40

4. Sektion: Entwurf und Verifikation

Moderator: Norbert Wehn (TU Kaiserslautern)

Eingeladener Vortrag:

09:00 **Multi-core platforms are a reality... but where is the software support?**
Rudy Lauwereins (IMEC)

09:45 **FEST - Innovationen für die Funktionale Verifikation von Systemen**
Bernd Becker (Uni Freiburg)

Eigenschaftsbasierte Entwurfsmethodik für die Systemebene

Hans Eveking (TU Darmstadt)
10:15 Martin Schickel (TU Darmstadt)
Martin Braun (TU Darmstadt)
Volker Nimbler (TU Darmstadt)

10:40 - 11:15

Kaffee- und Teepause

10:40 - 13:00

Posterausstellung & Kooperationsmarkt

12:15 - 13:15

Mittagspause

13:15 - 14:45

5. Sektion: Low Power und Systementwurf

Moderator: Wolfgang Rosenstiel (edacentrum, D)

13:15 **LEMOS – Was haben Chips und eine Herdplatte miteinander gemeinsam?**
Ralf Pferdenges (Infineon, D)

Analytische Transaktionsmodellierung

Frank Slomka (OFFIS)
13:45 Karsten Albers (U Oldenburg)
Frank Bodmann (U Oldenburg)

Ein Framework zur automatisierten Generierung von Network-on-Chips in SystemC

Timo Schönwald (U Tübingen)
14:10 Jochen Zimmermann (FZI)
Oliver Bringmann (FZI)
Wolfgang Rosenstiel (FZI)

14:35 **Schlusswort**

14:45 **Ende edaWorkshop**

Donnerstag, 21. Juni 2007

08:30 - 14:30

VeronA-Tutorial „Formalisierte Methoden zur Verifikation analoger Schaltungen“

Von der Dimensionierung zur Pareto-Optimierung - Verifikation von Schaltungseigenschaften mittels numerischer Optimierung
08:30 Helmut Gräß (TU München)

Einführung in die Verifikation digitaler Schaltungen (FEST)

09:30 Jochen Eisinger (U Freiburg)
Ralf Wimmer (U Freiburg)

Verifikation hybrider Systeme

10:30 Lars Hedrich (U Frankfurt, D)

Model Checking analoger Systeme

11:45 Darius Grabowski (U Hannover)

Einführung in eine State-of-the-Art-Methodik zur formalen Analyse

13:30 Jörg Müller (Cadence)

edacentrum | Schneiderberg 32 | 30167 Hannover | fon: +49 511 762-19699 | fax:+49 511 762-19695 | email: info@
edacentrum [dot] denach oben

Quelle-URL: <https://www.edacentrum.de/veranstaltungen/edaworkshop/2007/programm>