

## Linksammlung

Hier finden Sie verschiedene Links gegliedert in die Rubriken:

### Roadmaps, Standards

- [International Technology Roadmap for Semiconductors](#) <sup>[1]</sup>
- [AENEAS Strategic Research Agenda](#) <sup>[2]</sup>
- [Multi-Annual Strategic Plan of ECSEL](#) <sup>[3]</sup>
- [CATRENE EDA Roadmap](#) <sup>[4]</sup>
- [SDL Forum Society](#) <sup>[5]</sup>
- [SystemC](#) <sup>[6]</sup>
- [European SystemC User Group](#) <sup>[7]</sup>
- [Accellera](#) <sup>[8]</sup>
- [Verilog](#) <sup>[9]</sup>
- [Reference Guide on Verilog](#) <sup>[10]</sup>

### Schulungsanbieter

- [Cadence Design Systems](#) <sup>[11]</sup>
- [Computer Simulation Technology \(CST\)](#) <sup>[12]</sup>
- [DOULOS](#) <sup>[13]</sup>
- [Fachhochschule Braunschweig/Wolfenbüttel](#) <sup>[14]</sup>
- [Fraunhofer ITWM](#) <sup>[15]</sup>
- [IMST](#) <sup>[16]</sup>
- [Mentor Graphics](#) <sup>[17]</sup>
- [RWTH Aachen](#) <sup>[18]</sup>
- [Synopsys](#) <sup>[19]</sup>
- [Deutscher Bildungsserver](#) <sup>[20]</sup>
- [Liquide](#) <sup>[21]</sup>
- [SeminarMarkt](#) <sup>[22]</sup>
- [Vergleichsportal Weiterbildung](#) <sup>[23]</sup>
- [Weiterbildungsübersicht](#) <sup>[24]</sup>
- [Weiterbildung.de](#) <sup>[25]</sup>

### Deutsche Institutionen und Organisationen

- [BMBF - Bundesministerium für Bildung und Forschung](#) <sup>[26]</sup>
- [Deutsches Patent- und Markenamt](#) <sup>[27]</sup>
- [Deutsches Zentrum für Luft- und Raumfahrt](#) <sup>[28]</sup>
- [VDE/VDI-Gesellschaft Mikroelektronik, Mikrosystem- und Feinwerktechnik](#) <sup>[29]</sup>
- [Rechnergestützter Schaltungs- und Systementwurf \(RSS\)](#) <sup>[30]</sup>
- [ZVEI - Zentralverband Elektrotechnik- und Elektronikindustrie e.V.](#) <sup>[31]</sup>
- [Europäische Forschungsinitiative EUREKA in Deutschland](#) <sup>[32]</sup>

### Europäische Institutionen und Organisationen

- [European Electronic Chips & Systems design Initiative \(ECSEI\)](#) <sup>[33]</sup>
- [European SystemC Users Group](#) <sup>[34]</sup>
- [European Telecommunications Standards Institute \(ETSI\)](#) <sup>[35]</sup>
- [CATRENE \(Cluster for Application and Technology Research in Europe on NanoElectronics\)](#) <sup>[36]</sup>
- [ESD Mixed-Signal Design Cluster hosted by CNM, Sevilla](#) <sup>[37]</sup>
- [Europäisches Komitee für Normung](#) <sup>[38]</sup>
- [Europäische Forschungsinitiative EUREKA](#) <sup>[32]</sup>

Webseite der European Electronic Component Manufacturers Association (EECA) ist aktuell gesperrt.

### Internationale Institutionen und Organisationen

- [Association for European Nanoelectronics Activities \(AENEAS\)](#) <sup>[39]</sup>
- [ARTEMIS European Technology Platform \(ARTEMIS-ETP\)](#) <sup>[40]</sup>
- [ARTEMIS Industry Association \(ARTEMESIA\)](#) <sup>[41]</sup>
- [Association for Computing Machinery - Special Interest Group on Design Automation \(ACM-SIGDA\)](#) <sup>[42]</sup>
- [Institute of Electrical and Electronics Engineers \(IEEE\)](#) <sup>[43]</sup>
- [International Telecommunication Union \(ITU\)](#) <sup>[44]</sup>
- [EDA Consortium](#) <sup>[45]</sup>
- [Virtual Socket Interface Alliance \(VSIA\) - Documents](#) <sup>[46]</sup>

#### Links:

- [1] <http://www.sematech.org>
- [2] <https://aeneas-office.org/documents-2.html>
- [3] <http://www.ecsel-ju.eu/web/documents/MASP%20and%20WP.php>
- [4] [http://www.catrene.org/web/communication/publ\\_eda.php](http://www.catrene.org/web/communication/publ_eda.php)
- [5] <http://www.sdl-forum.org>
- [6] <https://en.wikipedia.org/wiki/SystemC>
- [7] [http://www.ti.uni-tuebingen.de/ESCUG\\_escug\\_0.html](http://www.ti.uni-tuebingen.de/ESCUG_escug_0.html)
- [8] <http://www.accellera.org>
- [9] <https://en.wikipedia.org/wiki/Verilog>
- [10] <http://wiht.link/verilog-prog>
- [11] <http://www.cadence.com/eu/pages/support.aspx>
- [12] <http://www.cst.com/Content/Events/Training.aspx>
- [13] <http://www.doulos.com/content/training.php>
- [14] <https://www.ostfalia.de/cms/de/campus/wf/>
- [15] <https://www.itwm.fraunhofer.de/veranstaltungen/workshops-seminare.html>
- [16] <http://webshop.imst.de/studien.html>
- [17] <http://www.mentor.com/germany/eduserVICES/>
- [18] <http://www.ice.rwth-aachen.de/teaching/summer-semester/>
- [19] [http://inter.viewcentral.com/events/cust/search\\_results.aspx?keyword=&event\\_address\\_id=45&postingForm=default.aspx&cid=synopsys&pid=1&amp;lid=1&cart\\_currency\\_code=&payment\\_type=&orderby\\_location=&orderby\\_date=&newRegistration=&ermmsg](http://inter.viewcentral.com/events/cust/search_results.aspx?keyword=&event_address_id=45&postingForm=default.aspx&cid=synopsys&pid=1&amp;lid=1&cart_currency_code=&payment_type=&orderby_location=&orderby_date=&newRegistration=&ermmsg)
- [20] <http://www.bildungsserver.de/>
- [21] <http://www.liquide.de/>
- [22] <http://www.seminarmarkt.de/>
- [23] <http://www.fern-studiengang.de/>

[24] <http://www.weiterbildungsuebersicht.de>  
[25] <http://www.weiterbildung.de/>  
[26] <http://www.bmbwf.de/>  
[27] <https://www.dpma.de/>  
[28] <http://www.dlr.de/>  
[29] <http://www.vdi.de/7791.0.html>  
[30] <http://www.fachgruppe-layout.de/>  
[31] <http://www.zvei.org/>  
[32] <http://www.eurekanetwork.org/>  
[33] <http://www.ecsi.org/>  
[34] <http://www.ti.informatik.uni-tuebingen.de/systemc>  
[35] <http://www.etsi.org/>  
[36] <http://www.catrene.org/>  
[37] <http://www.imse.cnm.es/>  
[38] <http://www.cenorm.be/>  
[39] [http://www.eniac.eu/web/aeneas/aeneas\\_ex.php](http://www.eniac.eu/web/aeneas/aeneas_ex.php)  
[40] <http://www.artemis-ju.eu/>  
[41] <http://www.artemis-association.org/>  
[42] <http://acm.org/sigda>  
[43] <http://www.ieee.org/>  
[44] <http://www.itu.int/home/index.html>  
[45] <http://www.edac.org/>  
[46] <http://www.vsi.org/>