

6 Mitglieder

Nachrichten von den Mitgliedern des edacentrum

www.edacentrum.de/newsletter



Ansoft Corporation

Panasonic bringt das ALIVH-Design-Kit für Nexxim, HFSS und Ansoft Designer für High-Speed-HDMI-Anwendungen heraus

Panasonic und Ansoft Corporation haben ein neues Design-Kit für ALIVH-Boards (Any Layer Interstitial Via Hole) unter Nexxim, HFSS und Ansoft Designer veröffentlicht. Dieses Design-Kit lässt sich zusammen mit Panasonics SMT-Bauelementen (Surface Mount Technology) nutzen, die unter anderem Varistoren und Gleichtaktstörungsfiltern enthalten. Wer moderne HDMI-Signalleitungen entwickelt, kann mit diesem Kit die Signalqualität des digitalen Signalanteils sicherstellen. Es ist mit skalierbaren differenziellen und Gleichtakt-Elementen ausgestattet, die bei In-Circuit- und System-Level-Simulationen für realistische Simulationsergebnisse sorgen.

Panasonics ALIVH-Technik besitzt verschiedene einzigartige Besonderheiten. Entwickler können kompaktere Platinen entwerfen, da sich die Via-Bohrungen in jeder Lage des Boards befinden können. Diese kompakten Boards ermöglichen es den Ingenieuren, mehr Funktionsschaltkreise pro Boardfläche unterzubringen. Dabei lässt sich die effektive Leiterbahnlänge schneller Signalschaltungen verkleinern, was zu besserer Übertragungsqualität führt. Verstärkungen aus Aramid-Vlies und nicht verkupferte Vias ermöglichen zudem Gewichtseinsparungen. Zu den Anwendungen der ALIVH-Board zählen mobile Kommunikationsendgeräte wie Mobiltelefone und PDAs, kleinformatige Elektronikgeräte wie digitale Videokameras und Gehäusesubstratlösungen, etwa für Multi-Chip-Module (MCMs).

Ansoft Corporation

Ansoft wird nun im SmallCap 600-Index von Standard & Poor's geführt

Ansoft Corporation ist ab sofort im Standard & Poor's SmallCap 600-Index gelistet.

Der S&P SmallCap 600 ist wesentlicher Bestandteil der Indexserie S&P U.S., der sowohl von privaten Anlegern als auch professionellen Finanzverwaltern beim Zusammenstellen diversifizierter Anlageportfolios aus amerikanischen Wachstumswerten genutzt wird.

cadence™

Cadence Design Systems GmbH

Erste vollständige kundenspezifische IC-Simulation- und Verifikationslösung

Cadence stellt mit Cadence® Virtuoso® Multi-Mode Simulation die erste End-to-End-Simulations- und Verifikationslösung für Custom ICs vor, die eine gemeinsame und voll integrierte Datenbank von Netzlisten und Modellen für die Simulation von Analog-, HF-, Speicher- und Mixed-Signal-Designs und Design-Blöcken nutzt.

Durch diesen Durchbruch können die Entwickler ohne Probleme hinsichtlich Kompatibilität oder Interpretationen von einer Simulations-Engine auf eine andere umschalten. Zudem lässt sich die Konsistenz, Genauigkeit und Design-Abdeckung verbessern, während die Zykluszeit und das Risiko reduziert werden. Dies hat nicht nur niedrigere Kosten für Einsatz, Unterstützung und Nutzung zur Folge, sondern ermöglicht auch eine kürzere Time-to-Market. Virtuoso Multi-Mode Simulation ist in die neue Custom Design-Umgebung Virtuoso integriert und bietet damit eine vollständige Design-to-Verification-Methodik. Außerdem bietet die Virtuoso

newsletter edacentrum Probeauszug
Bestellen Sie sich den kompletten Artikel über
newsletter@edacentrum.de

edacentrum, Hannover, Juli 2007

Das Design-Kit steht auf Panasonics Webseite (<http://industrial.panasonic.com/library.html>) zum Download bereit.

Mehr Informationen über dieses und andere Design-Kits stehen unter www.ansoft.com/ansoft-designer/designkits.cfm.

Kont@kt:

Thomas Liratsch
fon: (0 89) 68 08 62 - 40
tliratsch@ansoft.com

Weitere Informationen zu Cadence® Virtuoso® Multi-Mode Simulation finden Sie unter http://www.cadence.com/products/custom_ic/mms/index.aspx

Kont@kt und Information:

Andrea Huse
fon: (0 89) 45 63 - 17 26
ahuse@cadence.com