



Published on *edacentrum* (<https://www.edacentrum.de>)

[Home](#) > Printer-friendly PDF

---

## Hinweise zu Veranstaltungen auf der DATE04

### 2. offener SpeAC Kooperationsworkshop am 20.2.04

Am 20. Februar 2004 veranstaltet das Projekt SpeAC auf der DATE (Raum Daguerre, Fringe Meeting FR14) seinen 2. offenen Fach- und Kooperationsworkshop. Der Workshop wird einen Überblick über den Stand der Arbeiten im Projekt geben und lädt zum Ausbau bereits bestehender und zum Knüpfen neuer Kooperationen ein.

Weitere Informationen bei [bringmann@fzi \[dot\] de](mailto:bringmann@fzi.de) (Dr. Oliver Bringmann), Forschungszentrum Informatik, fon: +49 721 9654-455 und unter [portal.edacentrum.de/events](http://portal.edacentrum.de/events) <sup>[1]</sup>

### 6. EU-Rahmenprogramm: EuroSoC - Treffen auf der DATE

Am 20. Februar 2004 findet auf der DATE das nächste EuroSoC-Treffen statt. Das Treffen wird aus zwei Teilen bestehen. Im ersten Teil, der von 10 Uhr bis 13 Uhr dauern wird, können alle an EuroSoC Interessierte teilnehmen. Es wird ein Bericht über den Status des EuroSoC-Vorhabens gegeben. Es schließen sich Berichte zu aktuellen Trends in der Industrie, Industrieförderprogrammen und eine abschließende Diskussion an. Der zweite Teil, der um 14.30 Uhr beginnt, wird aus separaten Treffen zu verschiedenen Themen bestehen und ist speziell auf die EuroSoC-Mitglieder ausgerichtet.

Das Programm finden Sie [hier](#) <sup>[2]</sup>.

Ansprechpartnerin zum Thema ist Frau [hansen@edacentrum \[dot\] de](mailto:hansen@edacentrum.de) (Dr. Cordula Hansen), +49 711 2 30 57 68

### Doulos – Experte für herstellerübergreifendes Sprachen- und Methodik-Training

Doulos hat sich als Experte für SoC-Design und Verifikation europaweit einen erstklassigen Ruf für herstellerübergreifendes Training und Projektservices erworben. Das Doulos Portfolio basiert auf seiner Inhouse-Expertise in SystemC™, VHDL, Verilog®, ARM, Perl, und Tcl/Tk und wird ständig um neue Methoden und Designkontexte erweitert. Zu den neuesten Entwicklungen zählen Trainingsmaterialien für SystemVerilog und PSL. Auf der DATE in Paris ist Doulos mit einem Stand vertreten, wo die Gelegenheit gegeben ist Kursunterlagen eingehend anzusehen und sich dazu beraten zu lassen. Außerdem bietet Doulos Design-Workshops, die es ermöglichen, sich aus erster Hand von der Qualität der Trainings überzeugen zu lassen.

Besuchen Sie [www.doulos.com](http://www.doulos.com) <sup>[3]</sup>, um weitere Informationen zu erhalten.

Für alle, die die DATE nicht besuchen können gibt es die Möglichkeit einen KOSTENLOSEN Doulos Golden Reference Guide (GRG) im Wert von €45 (für VHDL, Verilog, e, SystemC und SystemVerilog) zu erhalten, nämlich die „edacentrum-Auslosung“ von Doulos. Zur Teilnahme ist lediglich eine E-Mail an [info \[dot\] de@doulos \[dot\] com](mailto:info@edoulos.com) zu senden, in der angegeben ist, welcher GRG gewünscht wird. Aus allen Einsendungen werden fünf Gewinner am 23. Februar ausgelost, die den von Ihnen gewünschten GRG per Post zugesandt bekommen. Um mehr über das Doulos Trainings-Portfolio zu erfahren und sich jetzt für einen Kurs anzumelden, besuchen Sie die Webseite von Doulos. Empfänger des Newsletters des edacentrum erhalten 10% Rabatt auf die Kurse im Februar und März.

Weitere Informationen finden Sie unter [www.doulos.com](http://www.doulos.com) <sup>[3]</sup>

### MunEDA bietet zusammen mit Infineon ein Industrial Design Tutorial auf der DATE an

Infineon Technologies und MunEDA werden auf der diesjährigen DATE04-Konferenz in Paris u. a. im Rahmen der

aktuellen gemeinsamen Aktivitäten im europäischen Verbundprojekt ANASTASIA+ ein Industrial Design Tutorial unter dem Titel "DfY/DfM Design for Yield and Design for Manufacturability" vorstellen. Das Tutorial bietet einerseits eine Einführung in die Thematik und Methodik DfY/DfM auf der Basis von Schaltungs-Simulation, statistischer Analyse und Design Centering. Andererseits werden auch industrielle Umsetzung der Verfahren sowie Implementierung in bestehende Designflows vorgestellt. Das Tutorial besteht aus den folgenden sechs Abschnitten: Einführung in die Thematik DfY/DfM, Basics Analoger Schaltungs-Simulation, Methodik statistischer Schaltungs-Analyse und Ausbeute-Optimierung, Software-Lösungen und Designflow-Integration, Designflowspezifische industrielle Anwendungen und Use Cases. Das Tutorial schließt mit einem Ausblick auf aktuelle und zukünftige Herausforderungen im Bereich DfY/DfM im Hinblick auf eine globale Design-Umgebung.

Das Tutorial findet am Montag, den 16. Februar 2004 von 9:30-13:00 Uhr, im Rahmen der DATE04-Konferenz (Design Automation and Test in Europe) in Paris La Defense statt. Es richtet sich insbesondere an Analog- und Mixed-Signal Schaltungs-Designer, sowie Ingenieure aus den Bereichen CAD- und Design-Support, Library Management, Technologie Migration, Design Reuse sowie Prozess Charakterisierung. Anmeldung erfolgt anhand des DATE04-Konferenz-Programms.

Weitere Informationen finden Sie unter <http://www.muneda.com> <sup>[4]</sup>

edacentrum | Schneiderberg 32 | 30167 Hannover | fon: +49 511 762-19699 | fax:+49 511 762-19695 | emailinfo@  
edacentrum [dot] deup

---

**Source URL:** <https://www.edacentrum.de/en/hinweise-zu-veranstaltungen-auf-der-date04>

**Links:**

[1] <https://www.edacentrum.de/en/events>

[2] <https://www.edacentrum.de/en/system/files/files/veranstaltungen/2004/date04/euro-soc-program.pdf>

[3] <http://www.doulos.com>

[4] <http://www.muneda.com>